

CADENCE DESIGN SYSTEMS, INC.



Note: This report has been translated from English using machine translation technology (GPT). While we've made every effort to ensure accuracy, we cannot guarantee the translations are entirely correct or up-to-date. Please refer to the original English report for official purposes.

Resumen de la Compañía

Cadence Design Systems Inc. (“Cadence”) es un líder global en automatización de diseño electrónico (EDA), propiedad intelectual (IP) de semiconductores y software de diseño y análisis de sistemas. La compañía ofrece software computacional de misión crítica, plataformas de emulación de hardware y soluciones de IP que permiten a empresas de semiconductores y sistemas diseñar chips avanzados y sistemas electrónicos complejos.

Los segmentos operativos se organizan en tres categorías principales de productos: Core EDA (digital, custom/analógico, verificación y plataformas de emulación de hardware), IP de semiconductores (HBM, UCIe, PCIe, DDR, SerDes y otros subsistemas), y soluciones de Diseño y Análisis de Sistemas (SD&A) para diseño multifísico y 3D-IC. Los ingresos son predominantemente basados en suscripción y altamente recurrentes, respaldados por visibilidad de backlog multianual.

El posicionamiento competitivo se fundamenta en liderazgo tecnológico, altos costos de cambio para clientes, relaciones profundas con hyperscalers y fabricantes de semiconductores, innovación impulsada por IA (portafolio Cadence.ai) y flujos de trabajo integrados desde silicio hasta sistemas. Cadence opera en una estructura de duopolio efectivo en EDA de alto nivel junto a Synopsys, beneficiándose de fuerte poder de fijación de precios y expansión estructural de márgenes.

El enfoque estratégico se centra en productividad de diseño de chips habilitada por IA, escalabilidad de verificación asistida por hardware, expansión del portafolio de IP, crecimiento en diseño 3D-IC y empaquetado avanzado, y asignación disciplinada de capital manteniendo liderazgo en márgenes operativos.

Sede: San José, California, Estados Unidos

Número de empleados: Aproximadamente 12,000

1. Principales Competidores

- Synopsys Inc. – Principal competidor en software EDA, IP de semiconductores y plataformas de verificación.
- Siemens EDA (Mentor Graphics) – Proveedor de EDA con fortaleza en PCB y herramientas de diseño de sistemas.

CADENCE DESIGN SYSTEMS, INC.



- Ansys Inc. – Compañía de software de simulación de ingeniería que compite en soluciones de análisis de sistemas.
- Autodesk Inc. – Proveedor de software de diseño con superposición parcial en modelado de sistemas.
- Keysight Technologies Inc. – Proveedor de herramientas de medición electrónica y simulación de diseño.

2. Principales Accionistas Institucionales

(Estimaciones basadas en las últimas presentaciones institucionales disponibles; porcentajes redondeados.)

Accionista	% Participación	Acciones (Millones)
The Vanguard Group Inc.	~9.8%	~27.1M
BlackRock Institutional Trust	~5.6%	~15.3M
State Street Investment Management	~4.6%	~12.6M
Fidelity Management	~3.4%	~9.3M
Jennison Associates	~2.8%	~7.7M
Capital World Investors	~2.7%	~7.4M
T. Rowe Price Associates	~2.5%	~6.9M
Morgan Stanley Investment Management	~2.2%	~6.0M
Geode Capital Management	~1.9%	~5.3M

CADENCE DESIGN SYSTEMS, INC.



Accionista	% Participación	Acciones (Millones)
Wellington Management	~1.8%	~4.9M

Participación Institucional Top 10: ~37–40%

Participación Institucional Total: ~90%

3. Equipo Directivo

- Anirudh Devgan – Presidente y Director Ejecutivo (CEO)
- John Wall – Vicepresidente Senior y Director Financiero (CFO)
- Paul Cunningham – Vicepresidente Senior
- Chin-Chi Teng – Vicepresidente Senior
- Thomas Beckley – Ejecutivo Senior

La administración mantiene foco en liderazgo en innovación, disciplina de márgenes y crecimiento del backlog.

4. Ingresos

Último ejercicio fiscal:

- Los ingresos FY2025 totalizaron \$5.297 mil millones, representando crecimiento interanual del 14%.
- Margen operativo Non-GAAP de 44.6%.
- EPS diluido GAAP de \$4.06; EPS diluido Non-GAAP de \$7.14.
- Backlog al cierre del año alcanzó récord de \$7.8 mil millones.

Desempeño trimestral reciente:

- Ingresos Q4 2025 de \$1.440 mil millones, frente a \$1.356 mil millones en Q4 2024.
- Margen operativo Non-GAAP de 45.8%.
- EPS diluido Non-GAAP de \$1.99, reflejando consistencia en ejecución.

Perspectiva futura:

- Guía de ingresos FY2026 de \$5.9–\$6.0 mil millones.
- Margen operativo Non-GAAP esperado entre 44.75%–45.75% para FY2026.
- Guía de EPS diluido Non-GAAP de \$8.05–\$8.15 para FY2026.

Principales impulsores de ingresos:

- Adopción de EDA impulsada por IA
- Demanda de hyperscalers y nodos avanzados de semiconductores
- Expansión del portafolio de IP
- Crecimiento de sistemas de emulación de hardware
- Flujos de trabajo 3D-IC y empaquetado avanzado



5. Instituciones con Recomendación de Compra

- Goldman Sachs
- Morgan Stanley
- JPMorgan
- Baird
- Wells Fargo
- UBS

La cobertura sell-side se mantiene ampliamente constructiva, citando visibilidad duradera del backlog, impulso del ciclo de diseño impulsado por IA y perfil estructural de márgenes.

6. Resumen del Sentimiento de los Analistas

Calificación consensuada: Compra

Rango de precio objetivo:

- Bajo: ~\$275
- Mediano: ~\$371
- Alto: ~\$410

El sentimiento refleja confianza en crecimiento sostenido de ingresos en doble dígito, visibilidad récord del backlog y fuerte expansión del EPS respaldada por la demanda de diseño de semiconductores impulsada por IA.

7. Compra y Venta de Acciones por Insiders (Últimos 24 Meses)

- La actividad de insiders ha sido moderadamente negativa en los últimos seis meses.
- El total de acciones vendidas superó a las adquiridas, principalmente vinculado a ventas relacionadas con compensación.
- No se observa un patrón material de acumulación discrecional en mercado abierto.
- El comportamiento permanece consistente con estructuras de compensación ejecutiva.